

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 11-085408

(43)Date of publication of application : 30.03.1999

(51)Int.Cl.

G06F 3/06
G06F 3/06

(21)Application number : 09-248177

(71)Applicant : HITACHI LTD

(22)Date of filing : 12.09.1997

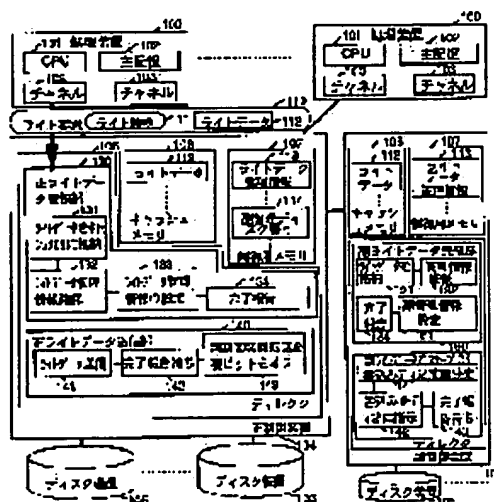
(72)Inventor : YAMAMOTO AKIRA
NAKAMURA KATSUNORI
KIJIRO SHIGERU

(54) STORAGE CONTROL DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a function capable of minimizing the number of data transfers at the time of executing double writing between remote control devices, suppressing the deterioration of performance to the minimum even when the distance between the control devices is enlarged and preventing the halfway result of a transaction from being left, also to make it unnecessary to execute disk I/O processing for control information, and to attain high performance.

SOLUTION: After returning write data completion report, a master control device 104 sends the reports directly to a sub-control device 109. The device 109 stores the received write data in a non-volatile memory to guarantee the data. Then, a time to be a certain reference is set up, all write data before the time are guaranteed and all write data after the time are discarded.



LEGAL STATUS

[Date of request for examination] 28.03.2001

[Date of sending the examiner's decision of] 17.12.2002

rejection]

[Kind of final disposal of application other than
the examiner's decision of rejection or
application converted registration]

[Date of final disposal for application]

[Patent number] 3414218

[Date of registration] 04.04.2003

[Number of appeal against examiner's
decision of rejection] 2003-00860

[Date of requesting appeal against examiner's
decision of rejection] 15.01.2003

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

JP 11-085408

* NOTICES *

Japan Patent Office is not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

CLAIMS

[Claim(s)]

[Claim 1] It is the compound storage system which consists of two or more control units which each control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system It has said RAITODE-TA and a means to spend said light time of day. One or more sets of the control units of said two or more control units From other control devices which constitute said compound storage system, have said RAITODE-TA and a means to store said light time of day in reception and said nonvolatile memory, and said light time of day is referred to. The compound storage system characterized by having the means which writes said RAITODE-TA in said storage.

[Claim 2] It is the compound storage system which consists of two or more control units which each control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system It has said RAITODE-TA and a means to spend said light time of day. One or more sets of the control units of said two or more control units From other control devices which constitute said compound storage system, have said RAITODE-TA and a means to store said light time of day in reception and said nonvolatile memory, and said light time of day is referred to. The compound storage process defined system characterized by having the means which writes said RAITODE-TA in said store, and having a means to cancel said RAITODE-TA from said nonvolatile memory, with reference to said light time of day.

[Claim 3] It is the compound storage system which consists of two sets of the control units which each control unit connects one or more sets of storage, and have nonvolatile memory. One set of the control unit of the two sets of said control units receives a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system It has said means to send said RAITODE-TA in order of light time of day. One set of the control unit of the two sets of said control units The compound storage system characterized by having a means to store said RAITODE-TA in reception and said nonvolatile memory, from other control devices which constitute said compound storage system, and having the means which writes said RAITODE-TA in said storage.

[Claim 4] It is the compound storage system which consists of two or more control units which each

control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system said RAITODE-TA and said light time of day -- delivery -- said -- others -- a means to receive the receipt report of said RAITODE-TA and said light time of day from a control device, and said compound storage system are constituted -- said -- others -- to a control device It has a means to spend the receipt report light time of day which is the light time of day about said RAITODE-TA which received the receipt report from a control device besides the above. One or more sets of the control units of said two or more control units from other control units which constitute said compound storage system Said RAITODE-TA and said light time of day are stored in reception and said nonvolatile memory. It has said said RAITODE-TA and a means to send the receipt report of said light time of day to a control unit besides the above. Have a means to receive said receipt report light time of day, from a control unit, and said light time of day and said receipt report light time of day are referred to. said compound storage system is constituted -- said -- others -- from a control unit -- said -- others -- The compound storage system characterized by having the means which writes said RAITODE-TA in said storage.

[Claim 5] It is the compound storage system which consists of two or more control units which each control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system said RAITODE-TA and said light time of day -- delivery -- said -- others -- a means to receive the receipt report of said RAITODE-TA and said light time of day from a control device, and said compound storage system are constituted -- said -- others -- to a control device It has a means to spend the receipt report light time of day which is the light time of day about said RAITODE-TA which received the receipt report from a control device besides the above. One or more sets of the control units of said two or more control units from other control units which constitute said compound storage system Said RAITODE-TA and said light time of day are stored in reception and said nonvolatile memory. It has said said RAITODE-TA and a means to send the receipt report of said light time of day to a control unit besides the above. Said receipt report light time of day is referred to. said compound storage system is constituted -- said -- others -- from a control unit -- said -- others -- a means to receive receipt report light time of day from a control unit -- having -- said light time of day -- ** -- The compound storage system characterized by having the means which writes said RAITODE-TA in said storage, and a means to eliminate said RAITODE-TA from said nonvolatile memory with reference to said light time of day and said receipt report light time of day.

[Claim 6] It is the compound storage system which consists of two or more control units which each control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system It has said RAITODE-TA and a means to spend said light time of day. One or more sets of the control units of said two or more control units A means to have said RAITODE-TA and a means to store said light time of day in reception and said nonvolatile memory, and to send the information about said received light time of day to other control devices from other control devices which constitute said compound storage system, The compound storage system characterized by having the means which writes said RAITODE-TA in said storage with reference to said light time of day.

[Claim 7] It is the compound storage system which consists of two or more control units which each

control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system said RAITODE-TA and said light time of day -- delivery -- said -- others -- a means to receive the receipt report of said RAITODE-TA and said light time of day from a control device, and said compound storage system are constituted -- said -- others -- to a control device It has a means to spend the receipt report light time of day which is the light time of day about said RAITODE-TA which received the receipt report from a control device besides the above. One or more sets of the control units of said two or more control units from other control units which constitute said compound storage system Said RAITODE-TA and said light time of day are stored in reception and said nonvolatile memory. It has said said RAITODE-TA and a means to send the receipt report of said light time of day to a control unit besides the above. said compound storage system is constituted -- said -- others -- from a control unit -- said -- others -- it having a means to receive said receipt report light time of day, and the information about said received receipt report light time of day from a control unit, with the means sent to other control units The compound storage system characterized by having the means which writes said RAITODE-TA in said storage with reference to said light time of day.

[Claim 8] It is the compound storage system which consists of two or more control units which each control unit connects one or more sets of storage, and have nonvolatile memory. One or more sets of the control units of said two or more control units receive a light demand from a processor. A means to store in said nonvolatile memory RAITODE-TA to which said light demand was transmitted in said light demand including the light time of day when said light demand was published, To a means to perform the completion report of said light demand to said processor, and other control units which constitute said compound storage system said RAITODE-TA and said light time of day -- delivery -- said -- others -- a means to receive the receipt report of said RAITODE-TA and said light time of day from a control device, and said compound storage system are constituted -- said -- others -- to a control device It has a means to spend the receipt report light time of day which is the light time of day about said RAITODE-TA which received the receipt report from a control device besides the above. One or more sets of the control units of said two or more control units from other control units which constitute said compound storage system Said RAITODE-TA and said light time of day are stored in reception and said nonvolatile memory. It has said said RAITODE-TA and a means to send the receipt report of said light time of day to a control unit besides the above. said compound storage system is constituted -- said -- others -- from a control unit -- said -- others -- it having a means to receive receipt report light time of day, and the information about said received receipt report light time of day from a control unit, with the means sent to other control units The compound storage system characterized by having the means which writes said RAITODE-TA in said storage, and a means to eliminate said RAITODE-TA from said nonvolatile memory with reference to said light time of day with reference to said light time of day.

[Translation done.]

* NOTICES *

Japan Patent Office is not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Field of the Invention] This invention relates to the function which carries out double writing of the data between different control devices. The distance between control devices is long especially, and this invention is effective when delay occurs in the data transfer between control devices.

[0002]

[Description of the Prior Art] The following techniques are indicated as a well-known example about this invention.

[0003] European Patent Application publication number The technique of performing double writing of the disk between the control devices which 0671686A1 has in a remote place then is indicated. Even if one control device is destroyed by natural disasters, such as an earthquake, etc. in this invention, it is said by the disk of another control device that a data guarantee is possible. European Patent Application publication number By 0671686A1, from a host computer, directly, the control device by the side of forward [which receives RAITODE-TA] reports the completion of receipt of RAITODE-TA to a host computer, after transmitting RAITODE-TA received to the control device of sub** in a remote place. Since data were completely in agreement by sub** a forward side in it being this approach, from the point of a data guarantee, it was a very good approach. However, by distance expansion between control devices, since the data transfer time between control devices became very large, the technical problem on the engine performance occurred at the time of a long distance.

[0004] European Patent Application publication number The technique of performing double writing of the disk between the control devices which 0672985A1 has in a remote place is indicated. European Patent Application publication number By 0672985A1, the control device by the side of forward [which receives RAITODE-TA] reports the completion of receipt of RAITODE-TA to the host computer by the side of forward immediately after RAITODE-TA receipt directly from the host computer by the side of forward. European Patent Application publication number In 0672985A1, the copy of RAITODE-TA which the control device by the side of forward received is further read to the host computer by the side of forward once. Time of day is given to RAITODE-TA received from the host computer by the side of forward at the beginning in this invention. Time of day means the time of day when the light demand which writes in this RAITODE-TA was published. When the copy of RAITODE-TA is read to the host computer by the side of forward, light time of day is also passed to the host computer by the side of forward. Then, the host computer by the side of forward sends the copy and light time of day of RAITODE-TA to the host computer of sub**.

[0005] RAITODE-TA and light time of day are received and the host computer of sub** writes information, such as light time of day, for ***** in the disk for control. Furthermore, RAITODE-TA is performed and it writes in the disk of sub** in order of light time of day with reference to the time of day given to each RAITODE-TA.

[0006] European Patent Application publication number The purpose for which the host computer of sub** performs the above processings is for not leaving a result in the middle of the transaction

standardly used with on-line system etc. in 0672985A1. For example, when the transaction which moves deposit from Account A to Account B was performed, in spite of having pulled down deposit from Account A, making it not leave the condition of not saving deposit to Account B means not leaving a result in the middle of a transaction. Usually, in on-line system, since a restorative unit is a transaction, it is a very important failure to leave a result in the middle of a transaction.

[0007] Next, activation of the above processings explains briefly that it can avoid leaving a result in the middle of a transaction. The disk which stored databases, such as account information, and the disk which stored the journal which left the updating hysteresis of a transaction are in the disk which is performing double writing. When a host computer is downed, a journal is analyzed by the recovery program, processing of being returned to the condition before activation initiation is performed, and the updating result of the transaction which has not been ended can be prevented from leaving a result in the middle of a transaction. It is a case as the control device by the side of forward [which stored the newest RAITODE-TA] has been destroyed that RAITODE-TA written in the disk of the control device of sub** becomes effective. Although the newest RAITODE-TA is not stored in the control device of sub**, RAITODE-TA by a certain time of day will be guaranteed. Therefore, the host computer will have made seemingly the condition equivalent to having been downed at the time of day which has guaranteed RAITODE-TA. Therefore, it can avoid leaving a result in the middle of a transaction by performing recovery performed when a host computer is downed, and same processing using the disk which stored the journal by the side of a secondary controller, and the disk which stored the database.

[0008] RAITODE-TA which a disk controller performs RAITOAFUTA by having the cache memory of a non-volatile, namely, JP,4-245342,A received from the host computer is written in the cache memory of a non-volatile, and the technique of performing a completion report is indicated. It is because it can judge that the data guarantee of it will be enough attained if it stores RAITODE-TA here, since the cache memory of a non-volatile is reliable.

[0009]

[Problem(s) to be Solved by the Invention] European Patent Application publication number Although some data are lost even if the distance between control devices is expanded, there is little degradation of the engine performance 0672985A1. And it does not leave a result in the middle of a transaction.

[0010] However, it is European, in order for the host computer by the side of forward to read data and to transmit data to the host computer of sub**. Patent Application publication number Like 0671686A1, data transfer is once performed by the excess between direct control equipment as compared with the case where RAITODE-TA is delivered. Furthermore, activation of the radial transfer to storages, such as MT, is also needed.

[0011] The purpose of this invention is European. Patent Application publication number Like 0672985A1, RAITODE-TA is delivered, between direct control equipment, even if the distance between control devices is moreover expanded, degradation of the engine performance is pressed down minutely, and moreover, it is offering the function it not leaving a result in the middle of a transaction. Furthermore, activation of the radial transfer to disks, such as control information, is also made unnecessary, and high performance-ization is attained.

[0012]

[Means for Solving the Problem] Hereafter, this invention describes how the purpose described above is realized.

[0013] In this invention, in case a host computer publishes a light demand to a forward control device, it gives light time of day at RAITODE-TA to it. A forward control device will report completion, if RAITODE-TA is received from a host computer. Then, a forward control device sends RAITODE-TA and light time of day to a secondary controller. At this time, positive regulation equipment sends RAITODE-TA to the control device of ** in order of light time of day. By the above, even if the distance between control units is expanded, degradation of the engine performance can be pressed down minutely.

[0014] In the control device of sub**, RAITODE-TA received from the control device by the side of forward is stored in non-volatilized cache memory. Thereby, the data guarantee of RAITODE-TA is

attained nothing by the radial transfer to disks, such as control information.

[0015] In the control device of sub**, RAITODE-TA by a certain time of day is guaranteed with reference to the received light time of day. It is able to make it for this not to leave a result in the middle of a transaction.

[0016]

[Embodiment of the Invention] Hereafter, the example of this invention is explained. First, the 1st example is explained.

[0017] Drawing 1 expresses the outline of the 1st example. The configuration in the 1st example consists of one or more sets of the disk units 105 connected to the forward control device 104 of one or more sets of 100 or 1 processor, the secondary controller 109 of one or more sets of 105 or 1 disk unit connected to the forward control device 104, and the secondary controller 109. A processor 100 may consist of CPU101, a primary storage 102, and a channel 103. The forward control unit 104 contains the memory 107 for control, and cache memory 108. Un-volatilizing-izing [the memory 107 for control, and cache memory 108] Moreover, each may be duplex-ized for the further raise in reliance. Cache memory 108 and the memory 107 for control consist of semiconductor memory, and access high-speed double figures is possible for them from a single figure compared with a disk unit 105. The forward control device 104 performs data transfer between a processor 100 and a disk unit 105. Furthermore, in this invention, the forward control device 104 has the function to perform data transfer between secondary controllers 109. Or each director 106 may perform [the forward control device 104] transfer with a processor 200 and a disk unit 205, and data transfer between secondary controllers 109 including one or more directors 106. Moreover, the internal configuration of a secondary controller 109 is the same as that of the forward control unit 104.

[0018] The RAITODE-TA management information 113 corresponding to RAITODE-TA 112 is created by the memory 107 for control.

[0019] A processor 100 is given to RAITODE-TA 112 at the light time of day 111, when publishing the light demand 110 to the forward control device 104. The light time of day 111 expresses the time of day when this light demand 110 was published, and can recognize light demand 110 sequence which the processor 100 published by the light time of day 111. When two or more processors 100 exist, the light time of day 111 shall also recognize the sequence of the light demand 110 published with a processor 100 which is different between processors 100 using a common clock etc.

[0020] Drawing 2 is the configuration of the RAITODE-TA management information 113. Especially here explains the information related to this invention directly. In addition, in this invention, in case a processor 100 publishes the light demand 110, the disk to specify is called a logical disk. As corresponding RAITODE-TA is written in, logical disk ID120 is the number of the logical disk directed from the processor 100, and is information included in the light demand 110. In this invention, the logical disk and disk unit 105 (physical disk) which the processor 100 recognizes do not need to support 1 to 1. A logical disk may be defined on two or more disk units 105 so that it may be shown in drawing 3. Moreover, redundancy data may be included in a logical disk and you may make it a RAID (Redundant Array of Inexpensive Disks) configuration. The light address 121 is the information (for example, information which is called field of 1MByte from the head of a logical disk) which shows the address in the logical disk which writes in corresponding RAITODE-TA, and is information included in the light demand 110. The RAITODE-TA length 122 is the information showing the die length of corresponding RAITODE-TA, and is information included in the light demand 110. Each above information is information included in the usual light demand 110. RAITODE-TAPOINTA 123 is a pointer to corresponding RAITODE-TA 112. It is as having already explained the light time of day 111. It is one of the descriptions of this invention to give the light time of day 111 to the light demand 110. The secondary controller transfer need bit 124 is the information showing RAITODE-TA 112 corresponding to a secondary controller 109 needing to be transmitted.

[0021] Another information included in the memory 108 for control is the sublogical disk number 114. This information is the information which exists in logical disk correspondence of the forward control device 104, and contains the number of the sublogical disk which is the double writing pair of a

corresponding logical disk, i.e., the number of the secondary controller 109 which stores the sublogical disk, and the logical disk number in the secondary controller 109 of a sublogical disk. Of course, a null value shall go into a logical disk without a double writing pair.

[0022] The RAITODE-TA management information 113 is contained also in the memory 109 for control of a secondary controller 109.

[0023] A format is the same as the RAITODE-TA management information 113 in the forward control device 104, and good. However, the secondary controller transfer need bit 124 shall always be off. Furthermore, it is the positive logic disk number 131. This information is the information which exists in logical disk correspondence of a secondary controller 104, and contains the number of the positive logic disk which is the double writing pair of a corresponding logical disk, i.e., the number of the forward control device 104 which stores the positive logic disk, and the logic DISUKUA number in the forward control device 104 of a positive logic disk. Of course, a null value shall go into a logical disk without a double writing pair.

[0024] The forward RAITODE-TA receipt section 130 of the forward control device 104 starts actuation, when the light demand 110 is received from a processor 100. First, received RAITODE-TA 112 is stored in cache memory 108. (SUTE@PPU 131) Next, the forward RAITODE-TA receipt section 140 secures the RAITODE-TA management information 113 in the memory 108 for control to the light demand correspondence concerned. (SUTE@PPU 132) It stores in the RAITODE-TA management information 113 which secured further the information on the light time-of-day 111 grade contained in a light demand, and a setup of RAITODE-TAPOINTA 123 and the secondary controller transfer need bit 124 is performed. (SUTE@PPU 133) Finally the completion report of the light demand 110 is performed to a processor 100. (Step 134) Since there is no access to a disk unit 105 in the above processing, a high-speed response is attained. The forward control unit 104 performs later processing which writes RAITODE-TA 112 in a disk unit 105. Since this actuation is actuation of the usual control unit, it is not especially described in a detail.

[0025] The forward RAITODE-TA transmitting section 140 of the forward control device 104 has the function to send RAITODE-TA 112 to a secondary controller 109. First, RAITODE-TA 113 whose light time of day is before most is sent to the secondary controller 109 with which a double writing pair exists with reference to the corresponding sublogical disk number 130 in the RAITODE-TA management information 113 to which the secondary controller transfer need bit 124 is set. The die length of RAITODE-TA 112 and the address in the sublogical disk which performs writing are specified with reference to the information in the RAITODE-TA management information 113. (Step 141) Next, it is a pine about the completion report from a secondary controller 109. (Step 142) If a completion report comes on the contrary, the secondary controller transfer need bit 124 is turned off. (Step 143) RAITODE-TA which should transmit to step 140 HE return and a degree is found after this.

[0026] From the forward control device 104, the subRAITODE-TA receipt section 160 of a secondary controller 109 operates, when RAITODE-TA 112 is received. what (step 161) the contents of processing of the subRAITODE-TA receipt section 160 do not set up the secondary controller transfer need bit 124 for in a setup of the RAITODE-TA management information 113 -- except is the same as that of the contents of processing of the forward RAITODE-TA receipt section 140.

[0027] The subRAITODE-TADESUTE-JI section 140 of a secondary controller 109 has the function which writes RAITODE-TA 112 in a disk unit 105. First, in the RAITODE-TA management information 113, it determines writing some RAITODE-TA 113 in a disk unit 105 as the order whose light time of day is before most, and appropriate count is performed, it writes in with the disk unit 105 which writes in, and the address is decided. Since this count approach is an approach used by the usual RAID etc., it is not described in a detail. (Step 171) Next, a demand is published [writing RAITODE-TA 112 in De Dis equipment 105, and] to a disk unit 105 [two or more]. (Step 172) It is a pine about the completion report from a disk unit 105 next further. (Step 173) It is DESUTE to a disk unit 105 in step after receiving the completion report of all demands 170 HE return, and a degree. - RAITODE-TA 113 which should be carried out JI is found.

[0028] Since the transmitting sequence of RAITODE-TA 113 from the forward control device 104 to a

secondary controller 109 is the sequence of the light time of day 111, in a secondary controller 109, on the basis of a certain time of day, RAITODE-TA 113 before it can be held altogether and can make the condition of saying that RAITODE-TA 113 after it is not held at all. Thereby, even if the forward control unit 104 is destroyed, the recovery which does not leave inside results, such as a transaction, becomes possible by the secondary controller 109 side. Moreover, since the control information of RAITODE-TA 113 and light time-of-day 112 grade is held by the secondary controller 109 side at the semiconductor memory of non-volatiles, such as cache memory 107 and the memory 113 for control, the overhead on the engine performance is small.

[0029] Since the Syria rise of the transfer of RAITODE-TA 112 from the forward control device 104 to a secondary controller 109 is carried out, as for the contents explained above, sufficient engine performance may not be obtained. Drawing 4 expresses the actuation at the time of performing a transfer of RAITODE-TA 112 from the forward control device 104 to a secondary controller 109 to juxtaposition. It is the data cancellation section 190 at the time of the forward RAITODE-TA transmitting section a300, the holotype time-of-day transmitting section 170, the isotype time-of-day receive section 180, the subRAITODE-TADESUTE-JI section a310, and a forward failure that there are a case where the Syria rise of the transfer is carried out, and modification, in each processing section. Hereafter, the processing flow of the forward RAITODE-TA transmitting section a300 is explained. First, some RAITODE-TA 113 is transmitted to juxtaposition with reference to the corresponding sublogical disk number 130 to the secondary controller 109 with which a double writing pair exists at the order whose light time of day is before most, respectively in the RAITODE-TA management information 113 to which the secondary controller transfer need bit 124 is set. (Step 301) Next, it is a pine about each completion report being sent from a secondary controller 109. (Step 302) If all completion reports come on the contrary, the secondary controller transfer need bit 124 in the corresponding RAITODE-TA management information 113 is turned off. (Step 303) RAITODE-TA 112 which should transmit to step 150 HE return and a degree is found after this.

[0030] when a transfer of RAITODE-TA 112 is performed to juxtaposition, the sequence of the light time of day 111 of RAITODE-TA 112 held by the secondary controller 109 side may come, and it is possible. Therefore, a secondary controller 109 is DESUTE. - It is necessary to recognize the light time of day 111 used as the decision criterion for deciding RAITODE-TA 112 which may carry out JI. In this case, RAITODE-TA [DESUTEJISHI / TA] 112 will call it most RAITODE-TA 112 which has the former light time of day 111 from this criteria time of day by making former light time of day 111 into criteria time of day in the RAITODE-TA management information 113 from which the secondary controller transfer need bit 124 is turned on in the forward control device 104. Because, RAITODE-TA 112 which has the former light time of day 111 from this criteria time of day is because [being held at the secondary controller 109 side] will be altogether. On the other hand, RAITODE-TA 112 with the light time of day 111 after this criteria time of day is still DESUTE. - When it is unsavory RAITODE-TA 112 if JI is carried out, and the forward control device 104 is destroyed, it is necessary to carry out DESUTE-JI of these RAITODE-TA 112, but to cancel it.

[0031] The holotype time-of-day transmitting section 170 is DESUTE mentioned above to the secondary controller 109. - It has the function to transmit the criteria time of day which may carry out JI. Criteria time of day is the former light time of day 111 most in the RAITODE-TA management information 113 from which the secondary controller transfer need bit 124 is turned on, as mentioned above.

[0032] The isotype time-of-day receive section 180 stores in the memory 108 for control the criteria time of day received from the forward control device 104 as DESUTE-JI authorization time of day 185.

[0033] Drawing 4 is the processing flow of the subRAITODE-TADESUTE-JI section a310 at the time of performing a transfer of RAITODE-TA 112 from the forward control device 104 to a secondary controller 109 to juxtaposition. For the processing flow shown in drawing 1, differing is DESUTE. - It is only that the conditions whether to be the former light time of day 111 go into the conditions which choose RAITODE-TA 113 which carries out JI from the DESUTE-JI authorization time of day 185 (step 311).

[0034] At the time of a forward failure, the data cancellation section 197 has the function to cancel RAITODE-TA 112 which has the next light time of day 111 from the DESUTE-JI authorization time of day 185, when the forward control device 104 is destroyed (step 191).

[0035] Next, the 2nd example is explained.

[0036] Drawing 5 expresses the outline of the 2nd example. A difference of the 2nd example and the 1st example is the number of the forward control unit 104 and secondary controllers 109. For the number of the forward control units 104, in the 1st example, the number of secondary controllers 109 was one in one set. On the other hand, in the 2nd example, the number of the forward control units 104 is two or more, and the number of secondary controllers 209 is one.

[0037] If two or more forward control units 104 exist, a gap will arise in a secondary controller 109 side at the light time of day 111 of RAITODE-TA 112 received from each forward control unit 104. it received from one forward control unit 104 (for example, the forward control unit a) -- the latest light time of day 111 and this time of day were most received from time of day a and another forward control unit 104 (for example, the forward control unit b) -- let the latest light time of day 111 and this time of day most be time of day b. In this case, supposing the direction of time of day b is former time of day from time of day a, former RAITODE-TA 113 may be recently held [time of day / a] from time of day b to the forward control-device a side. In order to make it not leave a result in the middle of a transaction as already stated, it is necessary to guarantee altogether RAITODE-TA 113 with the light time of day 112 before a certain criteria time of day, and it needs to cancel altogether RAITODE-TA 113 with the light time of day 112 after criteria time of day. Therefore, RAITODE-TA 112 with the light time of day 111 before time of day a is DESUTE with a secondary controller 109. - It will be called RAITODE-TA 112 which may carry out JI.

[0038] Corresponding to the above, there is forward control unit light authorization time of day 500 in the memory 108 for control of a secondary controller 109. the forward control unit light authorization time of day 500 was received from the forward control unit 104 which is the information which exists every forward control unit 104, and corresponds -- the latest light time of day 111 is stored most. Therefore, RAITODE-TA 112 which had the light time of day 111 before this criteria time of day most by making former time of day into criteria time of day in such forward control unit light authorization time of day 500 as mentioned above is DESUTE with a secondary controller 109. - It will be called RAITODE-TA 112 which may carry out JI.

[0039] Hereafter, the contents of each processing section when this example also performs a transfer of RAITODE-TA 112 from one set of the forward control device 104 to a secondary controller 109 to juxtaposition are described. Of course, this example is effective also about the case where carried out the Syria rise of the transfer of RAITODE-TA 112 from one set of the forward control device 104 to a secondary controller 109, and it is performed.

[0040] The processing flow of each processing section of the forward control device 104 is the 1st example, and is the same as the processing flow at the time of performing a transfer of RAITODE-TA 112 to juxtaposition (processing of drawing 3).

[0041] Next, the processing flow of each processing section of a secondary controller 109 is explained.

[0042] The processing flow of the subRAITODE-TADESUTE-JI section b510 in the 2nd example is explained. Here, the point that the processing flow of the subRAITODE-TADESUTE-JI section 520 in the 2nd example differs from the processing flow of the subRAITODE-TADESUTE-JI section 170 in the 1st example is explained. The contents of processing of the subRAITODE-TA receipt section 510 in the 2nd example are DESUTE. - In case RAITODE-TA 112 which carries out JI is chosen, the corresponding light time of day 111 is the point which chooses RAITODE-TA 112 which confirms whether to be before and fulfills conditions from all the forward control-device light authorization time of day 500. (Step 511) Except this, the processing flow of the subRAITODE-TADESUTE-JI section b510 in the 2nd example is the same as the processing flow of the subRAITODE-TADESUTE-JI section 170 in the 1st example.

[0043] The isotype time-of-day receive section b520 sets the criteria time of day received from the forward control unit 104 as the forward control unit light authorization time of day 500 corresponding to

the forward control unit 104 which has transmitted criteria time of day.

[0044] In this example, RAITODE-TA 112 which the data cancellation section b530 cancels is RAITODE-TA 112 with which the corresponding light time of day 111 is satisfied of the conditions of being before, from no forward control-device light authorization time of day 500 at the time of a forward failure. (Step 531) Next, the 3rd example is explained.

[0045] Drawing 6 expresses the outline of the example of **. A difference of the 3rd example and the 2nd example is also the number of the forward control unit 104 and secondary controllers 109. In the 3rd example, the number of the forward control units 104 is two or more, and the number of secondary controllers 109 is one or more. In this case, no pair of the forward control units 104 and secondary controllers 109 needs to be connected to each other.

[0046] In order to make it not leave a result if two or more secondary controllers 109 exist while being a transaction, it is DESUTE between each secondary controller 109. - It is necessary to carry out criteria time of day used in case RAITODE-TA 112 which carries out JI is chosen in common. This is because the database and the journal may be distributing among two or more secondary controllers 109.

[0047] At this example, it is DESUTE. - The function to determine the criteria time of day used in case RAITODE-TA 112 which carries out JI is chosen is given to the master secondary controller 700. Therefore, it connects between master control equipment 700 and the other secondary controller 109 on the data transfer way. When a data transfer way breaks down, it is DESUTE between each secondary controller 109. - Since it becomes impossible to communalize the criteria time of day used in case RAITODE-TA 112 which carries out JI is chosen, as for a data transfer way, multiplexing is desirable. At this example, it is DESUTE. - Although the function to determine the criteria time of day used in case RAITODE-TA 112 which carries out JI is chosen was given to the master secondary controller 700, this invention is effective very much in the approach (for example, approach it is a shift and each secondary controller 109 determines criteria time of day) of not giving the function to determine criteria time of day to the specific secondary controller 109, but making each secondary controller 109 distributing it.

[0048] Corresponding to the above, there is secondary controller light time of day 701 in the memory 108 for control of the master secondary controller 700. The secondary controller light time of day 701 is the information on the secondary controller 109 correspondence also including the master secondary controller 700. Each secondary controller light time of day 701 is information which the master secondary controller 700 is a suitable period, and it is before most from each secondary controller 109 in all the forward control unit light authorization time of day 500 in the secondary controller 109 and which is received time of day (time of day which was an example 2, and was made into criteria when a secondary controller 109 was selection of RAITODE-TA).

[0049] In the 3rd example, the master light time of day 702 is time of day made into criteria, in case each secondary controller 109 is selection of RAITODE-TA. The master secondary controller 700 is a suitable period, and with reference to all the secondary controller light time of day 701, the master light time of day 702 chooses former time of day most, and sets up this time of day. All RAITODE-TA 112 with the light time of day 111 before the selected time of day will be held at the secondary controller 109. For this reason, RAITODE-TA 112 which satisfies this condition is guaranteed and RAITODE-TA 112 which is not satisfied can be prevented from leaving a result by canceling all in the middle of a transaction.

[0050] Hereafter, the contents of each processing section when this example also performs a transfer of RAITODE-TA 112 from one set of the forward control device 104 to a secondary controller 109 to juxtaposition are described. Of course, this example is effective also about the case where carried out the Syria rise of the transfer of RAITODE-TA 112 from one set of the forward control device 104 to a secondary controller 109, and it is performed.

[0051] The processing flow of each processing section of the forward control unit 104 is almost the same as that of the 2nd example. Of course, the holotype time-of-day transmitting section 170 has the function to spend criteria time of day in each secondary controller 109 which transmits RAITODE-TA 112. However, the criteria time of day to transmit is the former light time of day 111 most in the

RAITODE-TA management information 113 from which the secondary controller transfer need bit 124 of all RAITODE-TA 112 corresponding to the secondary controller 109 which transmits is turned on. [0052] Differing from the 2nd example in the processing flow of each processing section of the forward control unit 104 is a point which contains the data cancellation section c in a secondary controller 109 at the time of the sublight time-of-day transmitting section 710, the subRAITODE-TADESUTE-JI section c720, and a forward failure. Moreover, the master secondary controller 700 is a point containing the master secondary light time-of-day receive section 711, the master light time-of-day count section 712, and the master secondary light time-of-day transmitting section 713.

[0053] The sublight time-of-day transmitting section 710 is a suitable period, and sends the former time of day 180 to the master secondary light time-of-day receive section 711 of the master secondary controller 700 most in all the forward control unit light authorization time of day 500 in the secondary controller 109. The sublight time-of-day transmitting section 710 of secondary controllers 109 other than master secondary controller 700 uses the data transfer way between secondary controllers 109. The sublight time-of-day transmitting section 710 of the master secondary controller 700 uses the means of communications of the master secondary controller 700.

[0054] The master secondary light time-of-day receive section 711 sets the time of day received from the sublight time-of-day transmitting section 710 as the secondary controller light time of day 701 corresponding to the secondary controller 109 which has spent the time of day concerned.

[0055] The master light time-of-day count section 712 is a suitable period, with reference to all the secondary controller light time of day 701, chooses former time of day most, and sets this time of day as the master light time of day 702.

[0056] At the time of the subRAITODE-TADESUTE-JI section 720 of each secondary controller 109, and a forward failure, according to the demand from the data cancellation section 730, the master secondary light time-of-day transmitting section 713 is a suitable period, and spends the time of day set as the master light time of day 702. The data transfer way between secondary controllers 109 is used for secondary controllers 109 other than master secondary controller 700. The master secondary light time-of-day transmitting section 713 uses the means of communications of the master secondary controller 700 for a demand from the master secondary controller 700.

[0057] In case the point that the subRAITODE-TADESUTE-JI section 720 differs from the 2nd example chooses RAITODE-TA 112 which performs DESUTE-JI, it is the point which chooses RAITODE-TA 112 which receives the time of day which serves as criteria from the master secondary light time-of-day transmitting section 713, and has the former light time of day 111 from this time of day as an object of DESUTE-JI (step 721).

[0058] At the time of a forward failure, in case the point that the data cancellation section c730 differs from the 2nd example chooses RAITODE-TA 112 canceled from cache memory 107, it is a point chosen as an object of cancellation of RAITODE-TA 112 other than RAITODE-TA 112 which receives the time of day which serves as criteria from the master secondary light time-of-day transmitting section 713, and has the former light time of day 111 from this time of day. (Step 731) Although the information which master control equipment 700 needs for calculating the time of day which serves as criteria from a secondary controller 109 was received in this example, you may make it receive from the forward control unit 104, as shown in drawing 7. In this case, there is master forward control unit light time of day 800 in the memory 108 for control of the master secondary controller 700. The master forward control unit light time of day 800 is the information on forward control unit 104 correspondence. The master forward control unit light time of day 800 is information which receives the former light time of day 111 most, and performs ** Li and a setup from each forward control unit 104 in all the RAITODE-TA management information 113 that the master secondary controller 700 is a suitable period, and contains the secondary controller transfer need bit 124 of an ON state within the forward control unit 109. A suitable period, with reference to all the forward control unit light time of day 701, the master secondary controller 700 chooses former time of day as the master light time of day 702 most, and sets this time of day to it. The point which is the master light time of day 702 has the same time of day used as time of day used as criteria in the case of DESUTE-JI and data cancellation.

[0059]

[Effect of the Invention] In case the purpose of this invention performs double writing between the control devices of a remote place, it stops the number of data transfer to necessary minimum by delivering RAITODE-TA between direct control equipment, even if the distance between control devices moreover expands it, it presses down degradation of the engine performance minutely, and is offering the function it not leaving a result in the middle of a transaction further. In addition, activation of disk input/output processing of control information is also made unnecessary, and high performance-ization is attained.

[Translation done.]

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-85408

(43) 公開日 平成11年(1999) 3月30日

(51) Int.Cl.⁶

G 0 6 F 3/06

識別記号

3 0 1

3 0 4

F I

G 0 6 F 3/06

3 0 1 X

3 0 4 E

審査請求 未請求 請求項の数 8 O L (全 14 頁)

(21) 出願番号 特願平9-248177

(22) 出願日 平成9年(1997) 9月12日

(71) 出願人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目6番地

(72) 発明者 山本 彰

神奈川県川崎市麻生区王禅寺1099番地 株

式会社日立製作所システム開発研究所内

(72) 発明者 中村 勝憲

神奈川県小田原市国府津2880番地 株式

会社日立製作所ストレージシステム事業部内

(72) 発明者 木城 茂

神奈川県小田原市国府津2880番地 株式

会社日立製作所ストレージシステム事業部内

(74) 代理人 弁理士 小川 勝男

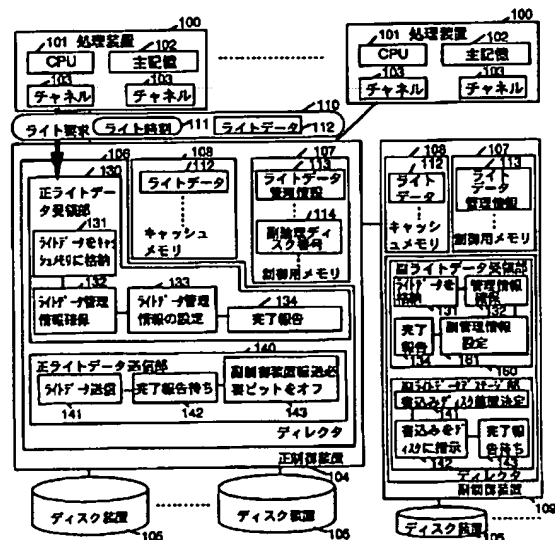
(54) 【発明の名称】 記憶制御装置

(57) 【要約】

【課題】本発明の課題は、遠隔地の制御装置間で2重書きを行う際、データ転送数を必要最小限に留め、制御装置間の距離が拡大しても、性能の劣化を微小に抑さえ、さらに、トランザクションの途中結果を残さないような機能を提供することである。加えて、制御情報のディスク入出力処理の実行も不必要とし、高性能化を図る点にある。

【解決手段】本発明では、正制御装置は、ライトデータを完了報告を返した後、直接副制御装置に送る。さらに、副制御装置は、受け取ったライトデータを不揮発メモリに格納することで、データ保証を行う。さらに、ある基準となる時刻を設け、この時刻以前のすべてのライトデータを保証し、この時刻より後のライトデータはすべて破棄できるようにする。

図1



【特許請求の範囲】

【請求項1】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、

前記処理装置に、前記ライト要求の完了報告を行う手段と、

前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送る手段とを有し、前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納する手段とを有し、前記ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段を有することを特徴とする複合記憶装置システム。

【請求項2】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、

前記処理装置に、前記ライト要求の完了報告を行う手段と、

前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送る手段とを有し、前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納する手段とを有し、前記ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段を有し、

前記ライト時刻を参照して、前記ライトデータを前記不揮発メモリから破棄する手段を有することを特徴とする複合記憶装置システム。

【請求項3】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する2台の制御装置から構成される複合記憶装置システムであって、前記2台の制御装置の内の1台の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、

前記処理装置に、前記ライト要求の完了報告を行う手段

と、

前記複合記憶システムを構成する他の制御装置に、前記ライト時刻順に前記ライトデータを送る手段とを有し、前記2台の制御装置の内の1台の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータを受け取り、前記不揮発メモリに格納する手段とを有し、

前記ライトデータを前記記憶装置に書き込む手段を有することを特徴とする複合記憶装置システム。

【請求項4】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、

前記処理装置に、前記ライト要求の完了報告を行う手段と、

前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送り、前記他の制御装置から前記ライトデータと前記ライト時刻の受領報告を受け取る手段と前記複合記憶システムを構成する前記他の制御装置に、前記他の制御装置から、受領報告を受け取った前記ライトデータに関するライト時刻である受領報告ライト時刻を送る手段とを有し、

前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納し、前記前記ライトデータと前記ライト時刻の受領報告を、前記他の制御装置に送る手段とを有し、

前記複合記憶システムを構成する前記他の制御装置から、前記他の制御装置から、前記受領報告ライト時刻を受け取る手段とを有し、

前記ライト時刻と前記受領報告ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段を有することを特徴とする複合記憶装置システム。

【請求項5】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、

前記処理装置に、前記ライト要求の完了報告を行う手段と、

前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送り、前記他の制御装

置から前記ライトデータと前記ライト時刻の受領報告を受け取る手段と前記複合記憶システムを構成する前記他の制御装置に、前記他の制御装置から、受領報告を受け取った前記ライトデータに関するライト時刻である受領報告ライト時刻を送る手段を有し、
前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納し、前記前記ライトデータと前記ライト時刻の受領報告を、前記他の制御装置に送る手段とを有し、
前記複合記憶システムを構成する前記他の制御装置から、前記他の制御装置から、受領報告ライト時刻を受け取る手段を有し、
前記ライト時刻をと前記受領報告ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段と、
前記ライト時刻と前記受領報告ライト時刻を参照して、前記不揮発性メモリから、前記ライトデータを消去する手段を有することを特徴とする複合記憶装置システム。
【請求項6】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、
前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、
前記処理装置に、前記ライト要求の完了報告を行う手段と、
前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送る手段とを有し、
前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納する手段とを有し、
受け取った前記ライト時刻に関する情報を他の制御装置に送る手段と、
前記ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段を有することを特徴とする複合記憶装置システム。
【請求項7】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、
前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、
前記処理装置に、前記ライト要求の完了報告を行う手段

と、
前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送り、前記他の制御装置から前記ライトデータと前記ライト時刻の受領報告を受け取る手段と前記複合記憶システムを構成する前記他の制御装置に、前記他の制御装置から、受領報告を受け取った前記ライトデータに関するライト時刻である受領報告ライト時刻を送る手段を有し、
前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納し、前記前記ライトデータと前記ライト時刻の受領報告を、前記他の制御装置に送る手段とを有し、
前記複合記憶システムを構成する前記他の制御装置から、前記他の制御装置から、前記受領報告ライト時刻を受け取る手段を有し、
受け取った前記受領報告ライト時刻に関する情報を、他の制御装置に送る手段と、
前記ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段を有することを特徴とする複合記憶装置システム。
【請求項8】それぞれの制御装置が1台以上の記憶装置を接続し、不揮発メモリを有する複数の制御装置から構成される複合記憶装置システムであって、
前記複数の制御装置の内の1台以上の制御装置が、処理装置から、ライト要求を受付、前記ライト要求は前記ライト要求が発行されたライト時刻を含み、前記ライト要求において転送されたライトデータを前記不揮発メモリに格納する手段と、
前記処理装置に、前記ライト要求の完了報告を行う手段と、
前記複合記憶システムを構成する他の制御装置に、前記ライトデータと前記ライト時刻を送り、前記他の制御装置から前記ライトデータと前記ライト時刻の受領報告を受け取る手段と前記複合記憶システムを構成する前記他の制御装置に、前記他の制御装置から、受領報告を受け取った前記ライトデータに関するライト時刻である受領報告ライト時刻を送る手段を有し、
前記複数の制御装置の内の1台以上の制御装置が、前記複合記憶システムを構成する他の制御装置から、前記ライトデータと前記ライト時刻を受け取り、前記不揮発メモリに格納し、前記前記ライトデータと前記ライト時刻の受領報告を、前記他の制御装置に送る手段とを有し、
前記複合記憶システムを構成する前記他の制御装置から、前記他の制御装置から、受領報告ライト時刻を受け取る手段を有し、
受け取った前記受領報告ライト時刻に関する情報を、他の制御装置に送る手段と、

前記ライト時刻を参照して、前記ライトデータを前記記憶装置に書き込む手段と、

前記ライト時刻を参照して、前記不揮発性メモリから、前記ライトデータを消去する手段を有することを特徴とする複合記憶装置システム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、異なった制御装置の間で、データを2重書きする機能に関する。特に、制御装置間の距離が長く、制御装置間のデータ転送に遅延が発生するような場合、本発明は、有効である。

【0002】

【従来の技術】本発明に関する公知例として、以下の技術が開示されている。

【0003】European Patent Application publication number 0671686A1は、では、遠隔地にある制御装置間のディスクの2重書きを行う技術が、開示されている。本発明では、一方の制御装置が、地震などの天災等により破壊されても、もう一方の制御装置のディスクでデータ保証が可能というものである。European Patent Application publication number 0671686A1では、ホスト計算機から、直接、ライトデータを受領する正側の制御装置は、遠隔地にある副側の制御装置へ、受領したライトデータを転送した後、ライトデータの受領完了を、ホスト計算機に報告する。この方法であると、正側と副側で完全にデータが一致するため、データ保証の点からは、非常に良い方法であった。しかし、制御装置間の距離拡大により、制御装置間のデータ転送時間は、非常に大きくなるため、遠距離時に、性能上の課題があった。

【0004】European Patent Application publication number 0672985A1でも、遠隔地にある制御装置間のディスクの2重書きを行う技術が、開示されている。European Patent Application publication number 0672985A1では、正側のホスト計算機から、直接、ライトデータを受領する正側の制御装置は、ライトデータ受領後直ちに、ライトデータの受領完了を、正側のホスト計算機に報告する。European Patent Application publication number 0672985A1では、さらに、正側の制御装置が受領したライトデータのコピーが、一度正側のホスト計算機に読みだされる。本発明では、当初正側のホスト計算機から受領するライトデータには、時刻が付与されている。時刻は、このライトデータを書き込むライト要求が発行された時刻を意味する。ライトデータのコピーが、正側のホスト計算機に読みだ

される時、ライト時刻も正側のホスト計算機に渡される。この後、正側のホスト計算機はライトデータのコピーとライト時刻を、副側のホスト計算機に送る。

【0005】ライトデータとライト時刻を受け取った副側のホスト計算機は、ライト時刻等の情報を、制御用のディスクに書き込む。さらに、各ライトデータに付与された時刻を参照し、ライト時刻順に、ライトデータを副側のディスクに書き込みを行う。

【0006】European Patent Application publication number 0672985A1で副側のホスト計算機が、上記のような処理を行う目的は、オンラインシステム等で標準的に使用されるトランザクションの途中結果を残さないようにするためである。例えば、口座Aから口座Bに預金を移すトランザクションを実行する場合、口座Aから預金を引き落とししたにもかかわらず、口座Bに預金を積み立てない状態を残さないようにすることが、トランザクションの途中結果を残さないということを意味する。通常、オンラインシステムでは、回復の単位は、トランザクションであるため、トランザクションの途中結果を残すことは、極めて重要な障害である。

【0007】次に、上記のような処理を実行すると、トランザクションの途中結果を残さないようにすることができることを簡単に説明する。2重書きを行っているディスクの中には、口座情報等のデータベースを格納したディスクと、トランザクションの更新履歴を残したジャーナルを格納したディスクがある。ホスト計算機がダウンすると、回復処理プログラムにより、ジャーナルが解析され、終了していないトランザクションの更新結果は、実行開始前の状態に戻される等の処理が、実行され、トランザクションの途中結果を残さないようにすることができる。副側の制御装置のディスクに書き込んだライトデータが、有効となるのは、最新のライトデータを格納した正側の制御装置が破壊されてしまったような場合である。副側の制御装置には、最新のライトデータは格納されていないが、ある時刻までのライトデータは保証されていることになる。したがって、見かけ上、ホスト計算機が、ライトデータを保証している時刻に、ダウンしたのと等価な状態を作り出していることになる。したがって、副制御装置側のジャーナルを格納したディスクと、データベースを格納したディスクを用いて、ホスト計算機がダウンした時に実行される回復処理と同様の処理を実行することにより、トランザクションの途中結果を残さないようにすることができる。

【0008】特開平4-245342は、ディスク制御装置が不揮発性のキャッシュメモリを持ち、ライトアップを行う、すなわち、ホスト計算機から受領したライトデータを不揮発性のキャッシュメモリに書き込み、完了報告を行う技術が開示されている。不揮発性のキャッシュメモリは、信頼性が高いため、ここにライトデータを

格納すれば、十分データ保証が可能となると判断できるためである。

【0009】

【発明が解決しようとする課題】European Patent Application publication number 0672985A1では、制御装置間の距離が拡大しても、若干のデータは、失われるものの、性能の劣化は、少ない。しかも、トランザクションの途中結果を残さない。

【0010】しかし、正側のホスト計算機がデータを読みだし、副側のホスト計算機にデータを転送するため、European Patent Application publication number 0671686A1のように、直接制御装置間で、ライトデータを受け渡す場合に比較し、データ転送が一度余分に実行される。さらに、MTなどの記憶媒体への入出力処理の実行も必要となる。

【0011】本発明の目的は、European Patent Application publication number 0672985A1のように、直接制御装置間で、ライトデータを受け渡し、しかも、制御装置間の距離が拡大しても、性能の劣化を微小に押さえ、しかも、トランザクションの途中結果を残さないような機能を提供することである。さらに、制御情報などのディスクへの入出力処理の実行も不必要とし、高性能化を図る。

【0012】

【課題を解決するための手段】以下、本発明が、以上述べてきた目的をいかに実現するかについて述べる。

【0013】本発明では、ホスト計算機は、正制御装置に、ライト要求を発行する際に、ライトデータにライト時刻を付与する。正制御装置は、ライトデータをホスト計算機から受け取ると、完了を報告する。この後、正制御装置は、副制御装置に、ライトデータとライト時刻を送る。この時、正の制御装置は、ライト時刻順に、ライトデータを、副の制御装置に送る。以上により、制御装置間の距離が拡大しても、性能の劣化を微小に押さえることができる。

【0014】副側の制御装置では、正側の制御装置から受け取ったライトデータとを、不揮発のキャッシュメモリに格納する。これにより、制御情報などのディスクへの入出力処理なしに、ライトデータのデータ保証が可能となる。

【0015】副側の制御装置では、受け取ったライト時刻を参照して、ある時刻までのライトデータを保証するようにする。これにより、トランザクションの途中結果を残さないようにすることが可能である。

【0016】

【発明の実施の形態】以下、本発明の実施例を説明する。まず、第1の実施例について説明する。

【0017】図1は、第1の実施例の概要を表す。第1の実施例における構成は、1台以上の処理装置100、1台の正制御装置104、正制御装置104に接続された1台以上のディスク装置105、1台の副制御装置109、副制御装置109に接続された1台以上のディスク装置105より構成する。処理装置100は、CPU101、主記憶102、チャネル103から構成される場合もある。正制御装置104は、制御用メモリ107、キャッシュメモリ108を含む。制御用メモリ107、キャッシュメモリ108は、不揮発化されているものとする。また、さらなる高信頼化のために、それぞれが2重化されていてもよい。キャッシュメモリ108、制御用メモリ107は、半導体メモリで構成されており、ディスク装置105に比べ、1桁から2桁高速なアクセスが可能である。正制御装置104は、処理装置100とディスク装置105の間のデータ転送を行う。さらに、本発明においては、正制御装置104は、副制御装置109の間のデータ転送を行う機能をもつ。あるいは、正制御装置104が1つ以上のディレクタ106を含み、各ディレクタ106が、処理装置200とディスク装置205との転送、副制御装置109との間のデータ転送を行ってもよい。また、副制御装置109の内部構成は、正制御装置104と同様である。

【0018】制御用メモリ107には、ライトデータ112に対応したライトデータ管理情報113が、作成される。

【0019】処理装置100は、正制御装置104にライト要求110を発行する時、ライトデータ112に、ライト時刻111に付与する。ライト時刻111は、本ライト要求110が発行された時刻を表しており、ライト時刻111により、処理装置100が発行したライト要求110順序を認識することができる。処理装置100が複数存在する場合、ライト時刻111は、処理装置100間で、共通のクロックなどを用い、異なった処理装置100で発行されたライト要求110の順序も、認識できるようになっているものとする。

【0020】図2は、ライトデータ管理情報113の構成である。ここでは、特に、本発明に直接関係する情報について説明する。なお、本発明では、処理装置100がライト要求110を発行する際、指定するディスクを論理ディスクとよぶ。論理ディスクID120は、対応するライトデータを書き込むよう、処理装置100から指示された論理ディスクの番号であり、ライト要求110に含まれる情報である。本発明では、処理装置100が認識している論理ディスクとディスク装置105（物理ディスク）は、1対1に対応している必要はない。図3に示すように、論理ディスクが、複数のディスク装置105上に定義されてもよい。また、論理ディスクに、冗長データを含ませ、RAID（Redundant Array of Inexpensive Dis

k s) 構成にしてもよい。ライトアドレス121は、対応するライトデータを書き込む論理ディスク内のアドレスを示す情報(例えば、論理ディスクの先頭から1 MByteの領域というような情報)で、ライト要求110に含まれる情報である。ライトデータ長122は、対応するライトデータの長さを表す情報であり、ライト要求110に含まれる情報である。以上の情報は、いずれも、通常のライト要求110に含まれる情報である。ライトデータポインタ123は、対応するライトデータ112へのポインタである。ライト時刻111については、すでに、説明したとおりである。ライト要求110に、ライト時刻111を付与することが本発明の特徴の1つである。副制御装置転送必要ビット124は、副制御装置109に対応するライトデータ112の転送が必要であることを表す情報である。

【0021】制御用メモリ108に含まれるもう1つの情報は、副論理ディスク番号114である。本情報は、正制御装置104の論理ディスク対応に存在する情報で、対応する論理ディスクの2重書きベアになっている副論理ディスクの番号、すなわち、副論理ディスクを格納している副制御装置109の番号と、副論理ディスクの副制御装置109内の論理ディスク番号を含む。もちろん、2重書きベアをもたない論理ディスクには、ヌル値が入るものとする。

【0022】副制御装置109の制御用メモリ109にも、ライトデータ管理情報113が含まれる。

【0023】フォーマットは、正制御装置104内のライトデータ管理情報113と同じでよい。ただし、副制御装置転送必要ビット124は、常にオフとなっているものとする。さらに、正論理ディスク番号131である。本情報は、副制御装置104の論理ディスク対応に存在する情報で、対応する論理ディスクの2重書きベアになっている正論理ディスクの番号、すなわち、正論理ディスクを格納している正制御装置104の番号と、正論理ディスクの正制御装置104内の論理ディスク番号を含む。もちろん、2重書きベアをもたない論理ディスクには、ヌル値が入るものとする。

【0024】正制御装置104の正ライトデータ受領部130は、処理装置100から、ライト要求110を受け取ったとき、動作を開始する。まず、受け取ったライトデータ112を、キャッシュメモリ108に格納する。(ステップ131)次に、正ライトデータ受領部140は、制御用メモリ108内のライトデータ管理情報113を、当該ライト要求対応に確保する。(ステップ132)さらに、ライト要求に含まれるライト時刻111等の情報を確保したライトデータ管理情報113に格納し、ライトデータポインタ123、副制御装置転送必要ビット124の設定を行う。(ステップ133)最後に、処理装置100に、ライト要求110の完了報告を行う。(ステップ134)以上の処理には、デ

ィスク装置105へのアクセスがないため、高速な応答が可能となる。ライトデータ112をディスク装置105に書き込む処理は、正制御装置104が後から実行する。この動作は、通常の制御装置の動作であるため、特に、詳細に記述しない。

【0025】正制御装置104の正ライトデータ送信部140は、ライトデータ112を副制御装置109に送る機能をもつ。まず、副制御装置転送必要ビット124が設定されているライトデータ管理情報113の中で、ライト時刻が最も以前であるライトデータ113を、対応する副論理ディスク番号130を参照して、2重書きベアが存在する副制御装置109へ送る。ライトデータ112の長さ、書き込みを行う副論理ディスク内のアドレスは、ライトデータ管理情報113内の情報を参照して指定する。(ステップ141)次に、副制御装置109からの完了報告をまつ。(ステップ142)完了報告が返ってくると、副制御装置転送必要ビット124をオフする。(ステップ143)この後、ステップ140へ戻り、次に送信すべきライトデータを見つける。

【0026】副制御装置109の副ライトデータ受領部160は、正制御装置104から、ライトデータ112を受け取った時動作する。副ライトデータ受領部160の処理内容は、ライトデータ管理情報113の設定において、副制御装置転送必要ビット124の設定を行わない(ステップ161)こと以外は、正ライトデータ受領部140の処理内容と同様である。

【0027】副制御装置109の副ライトデータデステージ部140は、ライトデータ112をディスク装置105に書き込む機能をもつ。まず、ライトデータ管理情報113の中で、ライト時刻が最も以前である順にいくつかのライトデータ113を、ディスク装置105に書き込むことを決定し、しかるべき計算を行い、書き込みを行うディスク装置105と書き込みアドレスを決める。この計算方法は、通常のRAID等で用いられる方法であるため、詳細には記述しない。(ステップ171)次に、ライトデータ112をディスク装置105に書き込むよう要求を複数並行して、ディスク装置105に発行する。(ステップ172)さらに、次に、ディスク装置105からの完了報告をまつ。(ステップ173)すべての要求の完了報告を受け取った後、ステップ170へ戻り、次にディスク装置105にデステージすべきライトデータ113を見つける。

【0028】正制御装置104から副制御装置109へのライトデータ113の送信順序が、ライト時刻111の順番であるため、副制御装置109では、ある時刻を基準に、それ以前のライトデータ113はすべて保持でき、それ以降のライトデータ113はまったく保持しないという状態を作り出すことができる。これにより、正制御装置104が破壊されても、副制御装置109側で、トランザクションの等中結果を残さない回復処理が

可能となる。また、副制御装置109側で、ライトデータ113、ライト時刻112等の制御情報は、キャッシュメモリ107、制御用メモリ113などの不揮発性の半導体メモリに保持されるため、性能上のオーバーヘッドは小さい。

【0029】以上説明してきた内容は、正制御装置104から副制御装置109へのライトデータ112の転送がシリアルライズされているため、十分な性能が得られない可能性がある。図4は、正制御装置104から副制御装置109へのライトデータ112の転送を並列に実行した場合の動作を表している。各処理部で、転送がシリアルライズされている場合と変更があるのは、正ライトデータ送信部a300、正基準時刻送信部170、副基準時刻受信部180、副ライトデータデステージ部a310と正障害時データ破棄部190である。以下、正ライトデータ送信部a300の処理フローについて説明する。まず、副制御装置転送必要ビット124が設定されているライトデータ管理情報113の中で、ライト時刻が最も以前である順にいくつかのライトデータ113を、対応する副論理ディスク番号130を参照して、2重書きベアが存在する副制御装置109へそれぞれ並列に転送する。(ステップ301)次に、副制御装置109から、それぞれの完了報告が送られてくるのをまつ。(ステップ302)すべての完了報告が返ってくると、対応するライトデータ管理情報113の中の副制御装置転送必要ビット124をオフする。(ステップ303)この後、ステップ150へ戻り、次に送信すべきライトデータ112を見つける。

【0030】ライトデータ112の転送を並列に実行すると、副制御装置109側で保持されるライトデータ112のライト時刻111の順序がくるう可能性がある。したがって、副制御装置109がデステージしてよいライトデータ112を決めるための判断基準となるライト時刻111を認識する必要がある。この場合、デステージしてよいライトデータ112は、正制御装置104の中で、副制御装置転送必要ビット124がオンになっているライトデータ管理情報113の中で、最も以前のライト時刻111を基準時刻として、この基準時刻より以前のライト時刻111をもつライトデータ112ということになる。というのは、この基準時刻より以前のライト時刻111をもつライトデータ112はすべて、副制御装置109側に保持されていることになるためである。一方、この基準時刻より後のライト時刻111をもつライトデータ112は、まだデステージしてはまらずにライトデータ112であり、正制御装置104が破壊された場合、これらのライトデータ112はデステージせず、破棄する必要がある。

【0031】正基準時刻送信部170は、副制御装置109に上述したデステージしてよい基準時刻を送信する機能をもつ。基準時刻は、上述したように、副制御装置

転送必要ビット124がオンになっているライトデータ管理情報113の中で、最も以前のライト時刻111である。

【0032】副基準時刻受信部180は、正制御装置104から受信した基準時刻を、デステージ許可時刻185として、制御用メモリ108に格納する。

【0033】図4は、正制御装置104から副制御装置109へのライトデータ112の転送を並列に実行した場合の副ライトデータデステージ部a310の処理フローである。図1に示した処理フローとは異なるのは、デステージするライトデータ113を選択する条件に、デステージ許可時刻185より以前のライト時刻111であるかどうかという条件が入ることだけである(ステップ311)。

【0034】正障害時データ破棄部197は、正制御装置104が破壊された時、デステージ許可時刻185から後のライト時刻111をもつライトデータ112を破棄する機能をもつ(ステップ191)。

【0035】次に、第2の実施例について説明する。

【0036】図5は、第2の実施例の概要を表す。第2の実施例と第1の実施例の相違は、正制御装置104と副制御装置109の数である。第1の実施例では、正制御装置104の数が1台で、副制御装置109の数が1台であった。一方、第2の実施例では、正制御装置104の数が2台以上で、副制御装置209の数が1台である。

【0037】正制御装置104が複数存在すると、副制御装置109側で、それぞれの正制御装置104から受け取っているライトデータ112のライト時刻111にずれが生ずる。一方の正制御装置104(例えば、正制御装置a)から受け取った最も最近のライト時刻111、この時刻を時刻a、もう一方の正制御装置104(例えば、正制御装置b)から受け取った最も最近のライト時刻111、この時刻を時刻bとする。この場合、時刻aより、時刻bの方が、以前の時刻であるとする。正制御装置a側に、時刻aより最近で、時刻bより以前のライトデータ113を保持している可能性がある。すでにのべたように、トランザクションの途中結果を残さないようにするには、ある基準時刻以前のライト時刻112をもつライトデータ113はすべて保証し、基準時刻以降のライト時刻112をもつライトデータ113はすべて破棄する必要がある。したがって、時刻a以前のライト時刻111をもつライトデータ112が、副制御装置109でデステージしてよいライトデータ112ということになる。

【0038】以上に対応して、副制御装置109の制御用メモリ108には、正制御装置ライト許可時刻500がある。正制御装置ライト許可時刻500は正制御装置104ごとに存在する情報で、対応する正制御装置104から受け取った最も最近のライト時刻111が格納さ

れている。したがって、上述したように、これらの正制御装置ライト許可時刻500の中で、もっとも以前の時刻を基準時刻として、この基準時刻以前のライト時刻111をもったライトデータ112が、副制御装置109でデステージしてよいライトデータ112ということになる。

【0039】以下、本実施例でも、1台の正制御装置104から副制御装置109へのライトデータ112の転送を並列に実行した場合の各処理部の内容について述べる。もちろん、1台の正制御装置104から副制御装置109へのライトデータ112の転送をシリアルライズして実行した場合についても、本実施例は有効である。

【0040】正制御装置104の各処理部の処理フローは第1の実施例で、ライトデータ112の転送を並列に実行した場合（図3の処理）の処理フローと同様である。

【0041】次に、副制御装置109の各処理部の処理フローの説明を行う。

【0042】第2の実施例における副ライトデータデステージ部b510の処理フローについて説明する。ここでは、第2の実施例における副ライトデータデステージ部520の処理フローが、第1の実施例における副ライトデータデステージ部170の処理フローと異なる点について説明する。第2の実施例における副ライトデータ受領部510の処理内容は、デステージするライトデータ112を選択する際、対応するライト時刻111が、すべての正制御装置ライト許可時刻500より以前であるかをチェックして、条件を満たすライトデータ112を選択する点である。（ステップ511）これ以外は、第2の実施例における副ライトデータデステージ部b510の処理フローは、第1の実施例における副ライトデータデステージ部170の処理フローと同様である。

【0043】副基準時刻受信部b520は、正制御装置104から受信した基準時刻を、基準時刻を送信してきた正制御装置104に対応する正制御装置ライト許可時刻500に設定する。

【0044】本実施例においては、正障害時データ破棄部b530が、破棄するライトデータ112は、対応するライト時刻111が、すべての正制御装置ライト許可時刻500より以前であるという条件を満足しないライトデータ112である。（ステップ531）次に、第3の実施例について説明する。

【0045】図6は、第の実施例の概要を表す。第3の実施例と第2の実施例の相違も、正制御装置104と副制御装置109の数である。第3の実施例では、正制御装置104の数が2台以上で、副制御装置109の数は1台以上である。この場合、すべての正制御装置104と副制御装置109のペアがお互いに、接続されている必要はない。

【0046】副制御装置109が複数存在すると、トラ

ンザクションの途中結果を残さないようにするには、各副制御装置109間で、デステージするライトデータ112を選択する際に用いる基準時刻を共通にする必要がある。これは、データベースやジャーナルが複数の副制御装置109間に分散している可能性があるためである。

【0047】本実施例では、デステージするライトデータ112を選択する際に用いる基準時刻を決定する機能を、マスタ副制御装置700に持たせる。したがって、マスタ副制御装置700とそれ以外の副制御装置109の間は、データ転送路で接続されている。データ転送路が故障すると、各副制御装置109間で、デステージするライトデータ112を選択する際に用いる基準時刻を共通化することができなくなるため、データ転送路は多重化しておくことが望ましい。本実施例では、デステージするライトデータ112を選択する際に用いる基準時刻を決定する機能を、マスタ副制御装置700に持たせたが、基準時刻を決定する機能を、特定の副制御装置109に持たせず、各副制御装置109に分散させる方法（例えば、交代で、各副制御装置109が基準時刻を決定するような方法）をとっても、本発明は有効である。

【0048】以上に対応して、マスタ副制御装置700の制御用メモリ108には、副制御装置ライト時刻701がある。副制御装置ライト時刻701は、マスタ副制御装置700も含めた副制御装置109対応の情報である。各副制御装置ライト時刻701は、各副制御装置109から、マスタ副制御装置700が、適当な周期で、その副制御装置109内のすべての正制御装置ライト許可時刻500の中で、もっとも以前の時刻（実施例2で、副制御装置109がライトデータの選択の際、基準とした時刻）受け取る情報である。

【0049】マスタライト時刻702は、第3の実施例において、各副制御装置109がライトデータの選択の際、基準とする時刻である。マスタライト時刻702は、マスタ副制御装置700が、適当な周期で、すべての副制御装置ライト時刻701を参照して、もっとも以前の時刻を選択して、この時刻を設定する。選択した時刻以前のライト時刻111をもったすべてのライトデータ112は副制御装置109に保持されていることになる。このため、この条件を満足するライトデータ112を保証して、満足しないライトデータ112はすべて破棄することにより、トランザクションの途中結果を残さないようにすることができる。

【0050】以下、本実施例でも、1台の正制御装置104から副制御装置109へのライトデータ112の転送を並列に実行した場合の各処理部の内容について述べる。もちろん、1台の正制御装置104から副制御装置109へのライトデータ112の転送をシリアルライズして実行した場合についても、本実施例は有効である。

【0051】正制御装置104の各処理部の処理フロー

は第2の実施例とほとんど同様である。もちろん、正基準時刻送信部170はライトデータ112を送信する各副制御装置109に基準時刻を送る機能をもつ。ただし、送信する基準時刻は、送信を行う副制御装置109に対応するすべてのライトデータ112の副制御装置転送必要ビット124がオンになっているライトデータ管理情報113の中で、最も以前のライト時刻111である。

【0052】正制御装置104の各処理部の処理フローの中で、第2の実施例と異なるのは、副制御装置109に、副ライト時刻送信部710、副ライトデータデステージ部c720、正障害時データ破棄部cを含む点である。また、マスタ副制御装置700は、マスタ副ライト時刻受信部711、マスタライト時刻計算部712、マスタ副ライト時刻送信部713730を含む点である。

【0053】副ライト時刻送信部710は、適当な周期で、その副制御装置109内のすべての正制御装置ライト許可時刻500の中で、もっとも以前の時刻180を、マスタ副制御装置700のマスタ副ライト時刻受信部711に送る。マスタ副制御装置700以外の副制御装置109の副ライト時刻送信部710は、副制御装置109間のデータ転送路を利用する。マスタ副制御装置700の副ライト時刻送信部710は、マスタ副制御装置700の通信手段を利用する。

【0054】マスタ副ライト時刻受信部711は、副ライト時刻送信部710から受信した時刻を、当該時刻を送ってきた副制御装置109に対応する副制御装置ライト時刻701に、設定する。

【0055】マスタライト時刻計算部712は、適当な周期で、すべての副制御装置ライト時刻701を参照して、もっとも以前の時刻を選択して、この時刻を、マスタライト時刻702に設定する。

【0056】マスタ副ライト時刻送信部713は、各副制御装置109の副ライトデータデステージ部720、正障害時データ破棄部730からの要求にしたがって、適当な周期で、マスタライト時刻702に設定された時刻を送る。マスタ副制御装置700以外の副制御装置109には、副制御装置109間のデータ転送路を利用する。マスタ副制御装置700からの要求には、マスタ副ライト時刻送信部713は、マスタ副制御装置700の通信手段を利用する。

【0057】副ライトデータデステージ部720が、第2の実施例と異なる点は、デステージを行うライトデータ112を選択する際、マスタ副ライト時刻送信部713から基準となる時刻を受信し、この時刻より以前のライト時刻111をもつライトデータ112をデステージの対象として選択する点である（ステップ721）。

【0058】正障害時データ破棄部c730が、第2の実施例と異なる点は、キャッシュメモリ107から破棄するライトデータ112を選択する際、マスタ副ライト

時刻送信部713から基準となる時刻を受信し、この時刻より以前のライト時刻111をもつライトデータ112以外のライトデータ112を破棄の対象として選択する点である。（ステップ731）本実施例では、マスタ制御装置700が、副制御装置109から基準となる時刻を計算するのに必要な情報を受け取ったが、図7に示すように、正制御装置104から受け取るようにしてもよい。この場合、マスタ副制御装置700の制御用メモリ108には、マスタ正制御装置ライト時刻800がある。マスタ正制御装置ライト時刻800は、正制御装置104対応の情報である。マスタ正制御装置ライト時刻800は、各正制御装置104から、マスタ副制御装置700が、適当な周期で、その正制御装置109内で、オン状態の副制御装置転送必要ビット124を含むすべてのライトデータ管理情報113の中で、最も以前のライト時刻111を受け取り、設定を行う情報である。マスタライト時刻702には、マスタ副制御装置700が、適当な周期で、すべての正制御装置ライト時刻701を参照して、もっとも以前の時刻を選択して、この時刻を設定する。デステージ、データ破棄の際、基準となる時刻として用いる時刻が、マスタライト時刻702である点は、同様である。

【0059】

【発明の効果】本発明の目的は、遠隔地の制御装置間で2重書きを行う際、直接制御装置間で、ライトデータを受け渡すことにより、データ転送数を必要最小限に留め、しかも、制御装置間の距離が拡大しても、性能の劣化を微小に押さえ、さらに、トランザクションの途中結果を残さないような機能を提供することである。加えて、制御情報のディスク入出力処理の実行も不必要とし、高性能化を図る。

【図面の簡単な説明】

【図1】第1の実施例の概要図。

【図2】ライトデータ管理情報のフォーマット。

【図3】正制御装置から副制御装置へのライトデータの転送を並列に実行した場合の正ライトデータ送信部の処理フロー図。

【図4】正制御装置から副制御装置へのライトデータの転送を並列に実行した場合の副ライトデータデステージ部の処理フロー図。

【図5】第2の実施例の概要図。

【図6】第3の実施例の概要図。

【図7】第3の実施例において、マスタ副制御装置が、正制御装置からライト時刻に関する情報を収集した場合の処理概要図。

【符号の説明】

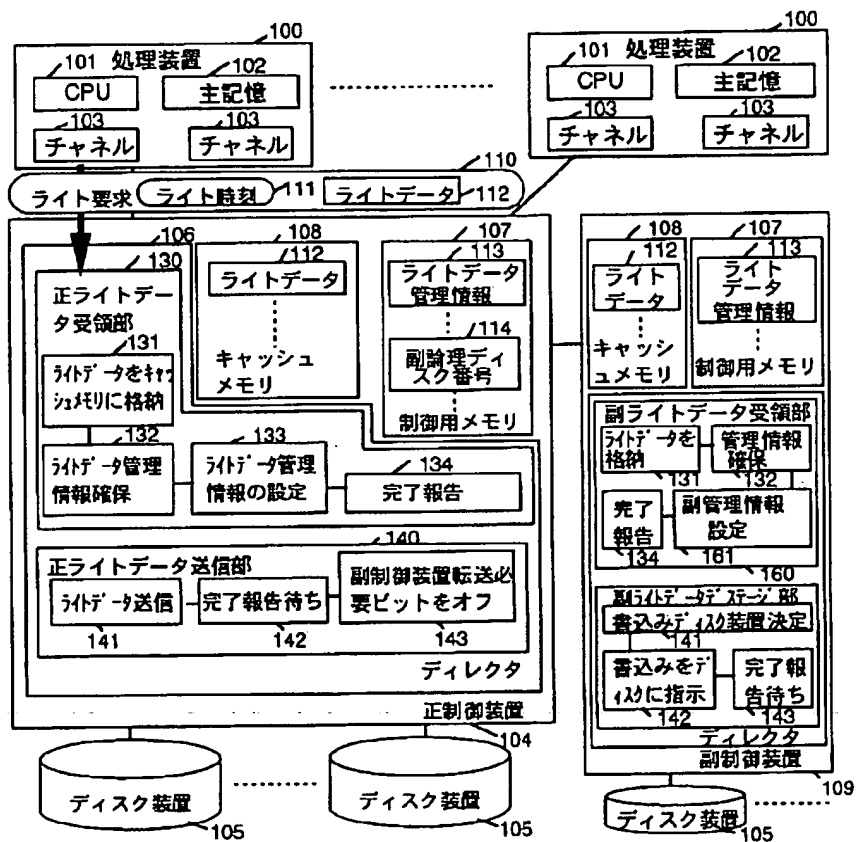
104…正制御装置、107…制御用メモリ、108…キャッシュメモリ、109…副制御装置、111…ライト時刻、112…ライトデータ、113…ライトデータ管理情報、124…副制御装置転送必要ビット、130

…正ライトデータ受領部、140…正ライトデータ送信部、150…副ライトデータ受領部、160…副ライトデータデステージ部、170…正基準時刻送信部、180…副基準時刻受信部、185…デステージ許可時刻、190…正障害時データ破棄部、300…正ライトデータ送信部a、310…副ライトデータデステージ部a、500…正制御装置ライト許可時刻、510…副ライトデータデステージ部b、520…副基準時刻受信部b、

530…正障害時データ破棄部b、700…マスタ副制御装置、701…副制御装置ライト時刻、702…マスタライト基準時刻、710…副ライト時刻送信部、711…マスタ副ライト時刻受信部、712…マスタ副ライト時刻計算部、713…マスタ副ライト時刻送信部、710…副ライトデータデステージ部c、720…正障害時データ破棄部c、800…正制御装置ライト時刻。

【図1】

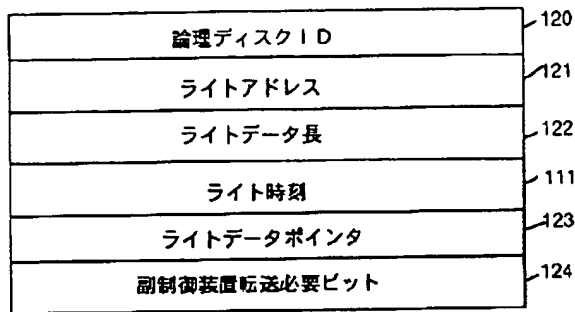
図1



【図2】

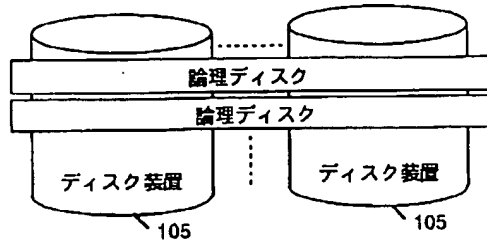
図 2

113



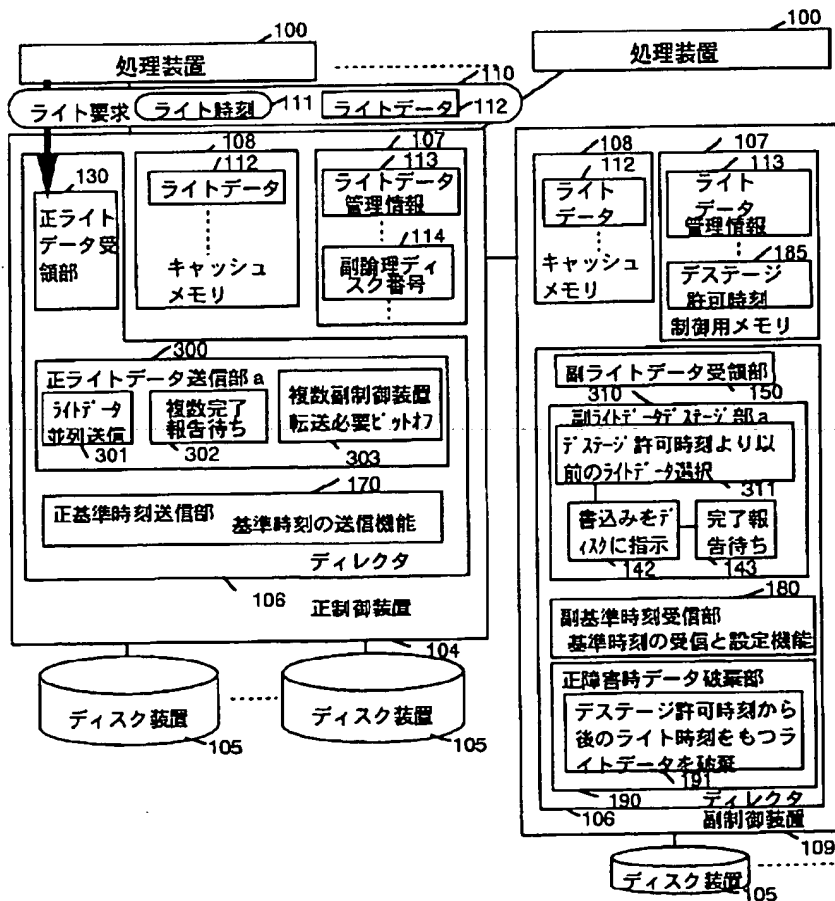
【図3】

図 3



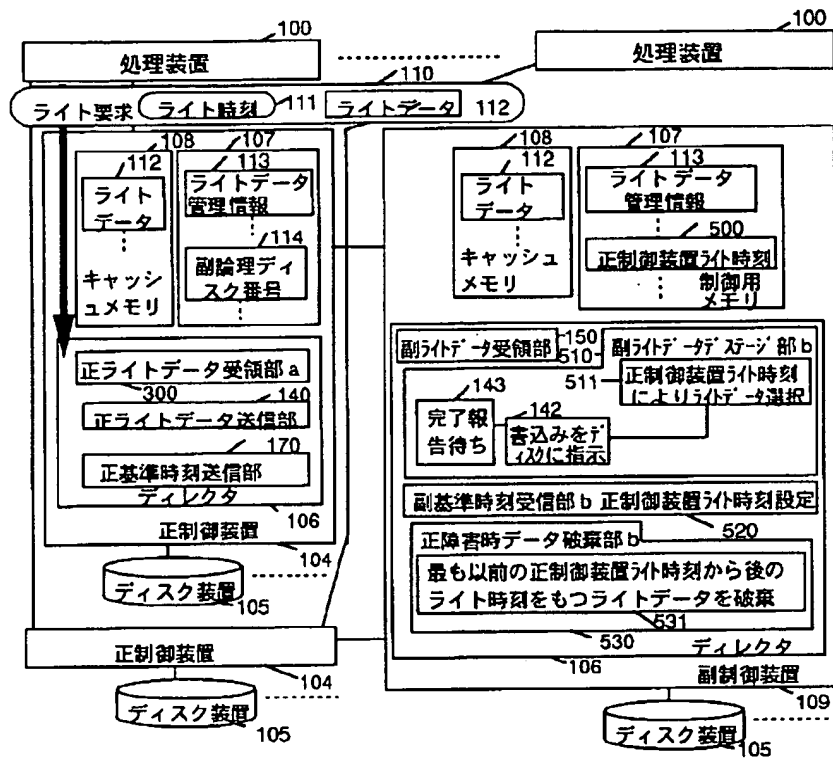
【図4】

図 4



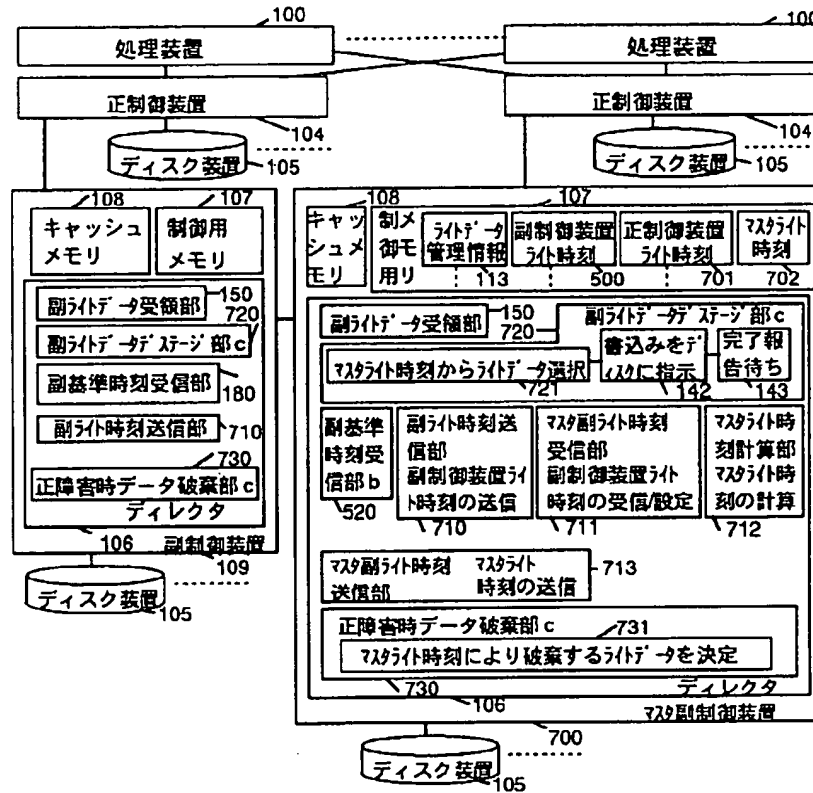
【図5】

図5



【図6】

図 6



【図7】

図7

